

Joel Soranzo

Tel: **06.23.41.24.22**

37 ans, marié, 3 enfants

4 Square du Diapason, 95000 CERGY

Email: joel.soranzo@fnac.net

Site internet : <http://joel.soranzo.free.fr>

~ INGENIEUR ELECTRONIQUE HARDWARE ~

EXPERIENCE PROFESSIONNELLE

11 ans d'expérience

Du 01.01.04 à aujourd'hui

dans le développement de systèmes électroniques numérique embarqués.

au sein de la société SAGEM.

Poste : Ingénieur de développement de cartes électroniques numériques pour centrales inertielle de navigation.

Du 19.06.00 au 31.12.03

au sein de la société AUSY société de service en électronique.

Poste : Ingénieur développement matériel en électronique

Missions : SAGEM SA (électronique automobile), EOLRING International (switch ATM),

SAGEM SA (Division Défense et Sécurité)

Du 01.12.94 au 31.05.00

au sein de la société **ALSTOM** Transport SA.

Poste: Ingénieur développement matériel en électronique numérique embarquée.

Autres fonctions simultanées: Responsable investissements instrumentations (1,5 à 2MF/an, support outil de développement, responsable du parc d'instrumentation, mise en place de la procédure ISO 9001).

Du 01.07.87 au 31.07.88

SA INDITELEC

Poste: Assistant de bureau d'étude.

6 ans d'expérience

Du 01.08.88 au 30.11.94

dans la maintenance des systèmes électroniques numériques embarqués

au sein de la Marine Nationale.

Poste: Electronicien de systèmes d'armes CROTALE (habilitation secret défense).

APTITUDES

- Développement complet de cartes électroniques numériques du cahier des charges à la mise en production en passant par la validation.
- Développement de bancs de tests automatiques à partir d'éléments de la société National Instruments depuis l'étude du besoin à la formation des utilisateurs.
- Développement de composants programmables (ASIC, EPLD, FPGA) de la spécification des besoins à la simulation post routage.
- Suivi de sous-traitance de l'appel d'offre à la recette.

DIPLOMES

- **Brevet de Technicien Supérieur (BTS)** en électronique en 1986 académie de BESANCON.
- **Analyste Programmeur en Informatique Industrielle** Stage AFPA de BREST en 1994.

FORMATIONS

- VHDL langage et structure (3 jours en 1997, organisme: Mentor Graphics)
- Maîtrise de la conception CPLD ALTERA en VHDL (4 jours en 1995, organisme: Bac Street)
- Administration Windows NT (5 jours en 1997, organisme: Global Knoldge)
- Interconnexions des réseaux TCP/IP sous Windows NT (5 jours en 1998, organisme: Global Knoldge)

COMPETENCES TECHNIQUES

- ◆ Outre le flot de conception des cartes électroniques numériques, je domine parfaitement:

LEONARDO Spectrum (synthèse logique de la société EXEMPLAR)

Outil de placement routage pour FPGA **ALTERA** Quartus et **XILINX** M1.5i et M2.1

V-SYSTEM (simulateur VHDL de la société Model Technologie)

Oscilloscopes numériques, Analyseur logiques

LabVIEW langage de programmation graphique de la société National Instrument

LabWINDOWS/CVI

Langages : C, **VHDL**, **Verilog**, assembleur TMS320C31, 80C31, Microchip Pic, SUN SPARC...

VBA (Visual Basic pour Application)

◆ J'utilise couramment:

La CAO MENTOR GRAPHICS et CADENCE

VISUAL HDL (saisie VHDL de chez SUMMIT)

Simulateur analogique Pspice

Base de données Microsoft Access

Les bus de communication : I2C, VME, CAN, CompactPCI et ATM

Technologies Internet : HTML, Javascript, php et MySQL

QUALITES

- Autonome
- Autodidacte

DIVERS

- Loisirs: l'informatique (développement logiciels), la photographie, développement de site Internet.
- Permis de conduire VL (permis B)
- Brevet National de Secouriste
- Salaire annuel souhaité: 40k€